

517,493

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2004 年 11 月 11 日 (11.11.2004)

PCT

(10) 国際公開番号
WO 2004/098120 A1

(51) 国際特許分類⁷: H04L 7/033, H03L 7/08

(JP). 田上 仁之 (TAGAMI, Hitoyuki) [JP/JP]; 〒100-8310 東京都千代田区丸の内二丁目2番3号三菱電機株式会社内 Tokyo (JP).

(21) 国際出願番号: PCT/JP2003/005584

(22) 国際出願日: 2003 年 5 月 1 日 (01.05.2003)

(74) 代理人: 酒井 宏明 (SAKAI, Hiroaki); 〒100-0013 東京都千代田区霞が関三丁目2番6号東京倶楽部ビルディング Tokyo (JP).

(25) 国際出願の言語: 日本語

(81) 指定国 (国内): CN, JP, US.

(26) 国際公開の言語: 日本語

(84) 指定国 (広域): ヨーロッパ特許 (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR).

(71) 出願人 (米国を除く全ての指定国について): 三菱電機株式会社 (MITSUBISHI DENKI KABUSHIKI KAISHA) [JP/JP]; 〒100-8310 東京都千代田区丸の内二丁目2番3号 Tokyo (JP).

添付公開書類:

— 国際調査報告書

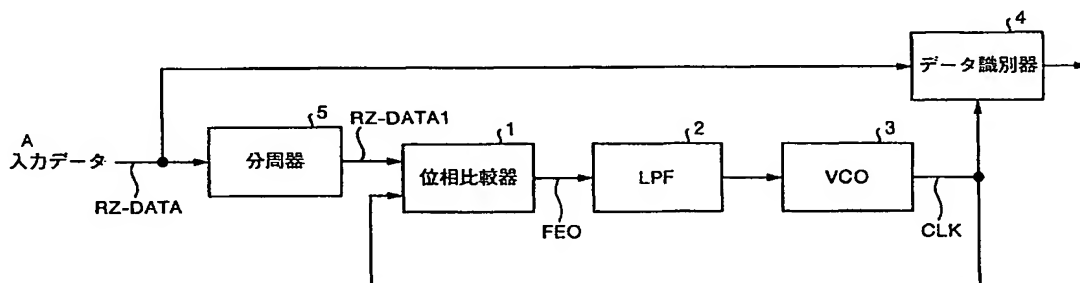
(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 戸塚 洋史 (TO-TUKA, Hirofumi) [JP/JP]; 〒100-8310 東京都千代田区丸の内二丁目2番3号三菱電機株式会社内 Tokyo

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(54) Title: CLOCK DATA RECOVERY CIRCUIT

(54) 発明の名称: クロックデータリカバリー回路



A...INPUT DATA
5...DIVIDER

1...PHASE COMPARATOR
4...DATA IDENTIFICATION SECTION

(57) Abstract: A divider divides input data to generate divided input data. A phase comparator detects a phase difference between a clock generated by a voltage control oscillator and the divided input data and generates a phase difference signal to eliminate the phase difference detected. The voltage control oscillator generates the clock by adjusting the oscillation frequency according to the phase difference signal. A data identification section identifies the input data by using the clock generated by the voltage control oscillator.

(57) 要約: 分周器は、入力データを分周して分周入力データを生成し、位相比較器は、電圧制御発振器が生成したクロックと分周入力データとの位相差を検出して、検出した位相差を無くするための位相差信号を生成し、電圧制御発振器は、位相差信号に基づいて発振周波数を調整してクロックを生成し、データ識別器は、電圧制御発振器が生成したクロックを用いて、入力データを識別する

WO 2004/098120 A1